1. Минимизировать переключательную функцию fABCD=v(3,5,7,11,13,15) и реализовать схему в базисе Шеффера.
2. Одноразрядный полный сумматор на основе полусумматоров. Применение. Логика работы, таблица истинности. Реализация.
3. Параллельные регистры. Применение. Логика Работы, таблицы переходов. Реализация.